### 07

# Прецизионный алгоритм переключения мемристора в состояние с заданным сопротивлением

© К.Э. Никируй<sup>1,2</sup>, А.В. Емельянов<sup>1,2</sup>, В.А. Демин<sup>1,2</sup>, В.В. Рыльков<sup>1</sup>, А.В. Ситников<sup>3</sup>, П.К. Кашкаров<sup>1,2,4</sup>

 <sup>1</sup> НИЦ "Курчатовский институт", Москва, Россия
 <sup>2</sup> Московский физико-технический институт (Государственный университет), Долгопрудный, Московская обл., Россия
 <sup>3</sup> Воронежский государственный технический университет, Воронеж, Россия
 <sup>4</sup> Московский государственный университет им. М.В. Ломоносова, Москва, Россия
 E-mail: NikiruyKristina@gmail.com

#### Поступило в Редакцию 30 октября 2017 г.

Развит алгоритм перевода мемристора в состояние с заданным сопротивлением с высокой точностью. Алгоритм основан на подаче импульсов напряжения с плавно растущей амплитудой и случайным образом изменяющейся длительностью в заданных пределах. Продемонстрирована возможность реализации алгоритма на примере мемристорных структур на основе нанокомпозита (Co<sub>40</sub>Fe<sub>40</sub>B<sub>20</sub>)<sub>x</sub> (LiNbO<sub>3</sub>)<sub>100-x</sub> с  $x \approx 10$  at.%. Подобраны оптимальные параметры для работы алгоритма с минимальным количеством итераций, позволившие достичь в этом случае точности задания сопротивления не хуже 0.5%. Полученные результаты могут быть использованы при создании нейроморфных систем.

#### DOI: 10.21883/PJTF.2018.10.46095.17099

Мемристор — элемент электрической цепи, способный изменять свое сопротивление в зависимости от величины электрического поля и протекшего заряда [1]. Интерес к изучению мемристоров обусловлен перспективами их применения для создания энергонезависимой памяти с произвольным доступом (RRAM), обладающей низким энергопотреблением при записи информации ( $\sim 10^{-16}$  J/bit) [2,3], и нейроморфных систем [4–6]. При этом возможность задавать различные промежуточные состояния мемристора является необходимым условием для его ис-

20

пользования в качестве аналога синапса в нейроморфных приложениях (распознавание образов и естественного языка, способности к обучению, обобщениям и пр.). Для автоматизации работы даже простейших нейроморфных систем необходимо разработать алгоритм переключения мемристора в состояние с заданным сопротивлением. В литературе предложено несколько вариантов алгоритмов переключения. Один из них заключается в использовании дополнительных элементов цепи [7], в том числе резисторов [8,9]. Резистор в данном случае выступает в качестве делителя напряжения. На последовательно соединенные резистор и мемристор в низкопроводящем состоянии подается постоянное напряжение, и по мере уменьшения сопротивления мемристора уменьшается падение напряжения на нем. Такой тип переключения позволяет увеличить устойчивость к переключениям (endurance) [10]. Однако существенными недостатками данного алгоритма являются косвенное управление итоговым сопротивлением мемристора и использование дополнительных элементов цепи, что повышает энергопотребление.

Другой вариант переключения мемристора в состояние с заданным сопротивлением основан на подаче импульсов напряжения с плавно растущей амплитудой [11]. В этом методе текущее сопротивление мемристора приближают к заданному значению, увеличивая амплитуду подаваемых импульсов постоянной длительности на небольшое значение. Знак амплитуды импульса определяется знаком разности между текущим сопротивлением и заданным. Данный алгоритм удобен простотой реализации. Однако этот алгоритм не является универсальным и в некоторых случаях неприменим, особенно когда необходима высокая точность задания сопротивления (см. далее). Поэтому цель настоящей работы состоит в разработке и реализации алгоритма переключения мемристора в состояние с заданным сопротивлением с высокой точностью.

Исследовались конденсаторного типа мемристорные структуры металл/нанокомпозит/металл (*M*/HK/*M*) на основе нанокомпозита (HK) (Co<sub>40</sub>Fe<sub>40</sub>B<sub>20</sub>)<sub>x</sub>(LiNbO<sub>3</sub>)<sub>100-x</sub> с содержанием сплава Co<sub>40</sub>Fe<sub>40</sub>B<sub>20</sub>  $x \approx 10$  at.%. Слои НК толщиной около 3  $\mu$ m были синтезированы методом ионно-лучевого распыления составной мишени при комнатной температуре и представляли собой ансамбль сильно вытянутых (до 10–15 nm) в направлении роста НК СоFeB гранул с поперечным размером 2–4 nm [12,13]. Элементный состав НК определялся с использованием энергодисперсионной рентгеновской приставки Охford



**Рис. 1.** ВАХ мемристорной структуры  $M/(\text{CoFeB})_x(\text{LiNbO}_3)_{100-x}/M$  с содержанием сплава CoFeB  $x \approx 10$  at.%. На вставке представлена схема исследованной структуры.

INCA Energy 250 на сканирующем электронном микроскопе JEOL JSM-6380 LV. Рабочий диапазон сопротивлений мемристора составлял  $\sim 100-15\,000\,\Omega$ . Исследования резистивного переключения (РП) и вольт-амперных характеристик (ВАХ) мемристоров осуществлялись с помощью зондовой аналитической станции Cascade Microtech PM5. Импульсы напряжения подавались посредством источника-измерителя National Instruments PXIe-4139, программируемого в среде LABView.

На рис. 1 представлена типичная ВАХ мемристорной структуры  $M/(\text{CoFeB})_x(\text{LiNbO}_3)_{100-x}/M$  с  $x \approx 10$  аt.%. При приложении положительного напряжения мемристор переходит в низкоомное состояние, при приложении отрицательного — в высокоомное. Участки *1* и *4* ВАХ соответствуют высокоомному состоянию мемристора, *2* и *3* — низкоомному; отношение сопротивлений в этих состояниях  $R_{off}/R_{on} \approx 150$ . Такой вид зависимости ВАХ можно объяснить в рамках модели, предложенной в работе [13]. Согласно этой модели, РП структуры обусловлено несколькими факторами: 1) перколяционным характером

проводимости НК и формированием при относительно небольших содержаниях металла изолированных цепочек из вытянутых гранул, которыми определяется поперечная проводимость структуры; 2) аномально сильным уменьшением сопротивления цепочек в полях  $E > 10^4$  V/cm вследствие подавления эффектов кулоновской блокады [14] и генерации кислородных вакансий  $V_0$  [15]; 3) инжекцией вакансий  $V_0$  при напряжении на структуре U > 0 в высокоомную сильно окисленную прослойку, формируемую преимущественно у нижнего электрода структуры M/HK/M в силу особенностей ее роста; 4) шунтированием прослойки и резистивным переключением структуры в низкоомное состояние (участки 2, 3 на рис. 1); 5) экстракцией вакансий  $V_0$  при U < 0 из приконтактной прослойки, которая приводит к обратному переключению структуры в высокоомное состояние (участки 1, 4 на рис. 1).

В рамках предложенной модели РП способность принимать произвольное резистивное состояние структуры M/HK/M в диапазоне между  $R_{on}$  и  $R_{off}$  объясняется возможностью частичного шунтирования приконтактной прослойки структуры при относительно небольшой длительности поданного импульса напряжения и/или его амплитуде U.

Предлагаемый в работе алгоритм переключения мемристора в состояние с заданным сопротивлением основан на подаче импульсов напряжения с плавно растущей амплитудой и в отличие от [11] со случайным образом изменяющейся длительностью. Основными входными параметрами алгоритма являются амплитуда первого импульса U<sub>0</sub>, изменение амплитуды на следующем шаге  $\Delta U$ , сопротивление R, которое должен иметь мемристор, точность задания сопротивления  $\Delta R/R$  и длительность обучающих импульсов т. Суть алгоритма состоит в следующем. Каждая итерация алгоритма делится на два этапа: измерение и обучение. На каждом этапе измерения подается импульс постоянной полярности, амплитуды и длительности (+0.1 V, 50 ms), измеряется ток и вычисляется текущее сопротивление R<sub>i</sub> на *i*-й итерации. На этапе обучения подаются импульсы с амплитудой U<sub>i</sub> и длительностью  $\tau$ . Амплитуда первого обучающего импульса всегда U<sub>0</sub>, полярность всех импульсов выбирается такой же, как знак  $(R_i - R)$ . Далее, если знаки  $(R - R_{i-1})$  и  $(R - R_i)$  одинаковы, амплитуда *i*-го обучающего импульса  $U_i = U_{i-1} + \Delta U$ ; если различны, амплитуда  $U_i = U_0$  и при этом изменяется полярность *i*-го импульса. Если на *i*-м шаге величина амплитуды U<sub>i</sub> превышает максимальное допустимое значение, амплитуда импульса

24



**Рис. 2.** *а* — демонстрация проблемы сходимости алгоритма [10] при переходе из состояния с  $R \sim 4700 \Omega$  в заданное состояние с  $R = 3000 \Omega$ . При амплитуде  $U_0 = 0.75 \text{ V}$  происходит переход из состояния с  $R \sim 4700 \Omega$  в состояние с  $R \sim 2200 \Omega$  и обратно, состояние с  $R = 3000 \Omega$  недостижимо. *b* — зависимость среднего количества итераций алгоритма *N* от начальной амплитуды  $U_0$  для процессов перехода из состояния с сопротивлением 5000  $\Omega$  (квадраты) и 200  $\Omega$  (кружки) в состояние с заданным сопротивлением 1000  $\Omega$  для разработанной версии алгоритма. Статистика проводилась по десяти измерениям.

сбрасывается до значения  $U_0$ . При изменении полярности более трех раз длительность обучающих импульсов начинает случайным образом изменяться в диапазоне от  $0.9 \tau$  до  $1.1 \tau$ . Работа алгоритма завершается, когда текущее сопротивление структуры попадает в пределы заданной точности  $(R - \Delta R < R_i < R + \Delta R)$ .

На первом этапе была проведена апробация работоспособности алгоритма [11]. При этом было обнаружено, что в работе алгоритма при начальных импульсах большой амплитуды  $U_0$  итерационный процесс перевода мемристора в состояние с заданным сопротивлением может не сходиться (происходит "зацикливание"): при подаче поочередно положительных и отрицательных импульсов текущее сопротивление на *i*-м шаге с хорошей точностью повторяет сопротивление на (i-2)-м шаге (рис. 2, *a*). Для того чтобы зацикливания не возникало, необходимо выбрать небольшое значение  $U_0$  таким образом, чтобы импульс с данной амплитудой изменял сопротивление не более чем на  $2\Delta R$ . Однако при выборе небольшого значения  $U_0$  наблюдается резкое увеличение количества итераций для выхода на заданное значение сопротивления. Таким образом, время и стабильность работы алгоритма сильно зависят от начальной амплитуды  $U_0$ .

Для решения указанных проблем, как отмечалось выше, предлагается случайным образом в пределах 10% изменять один из параметров алгоритма, например длительность импульсов. Длительность импульсов напряжения ( $\tau = 100 \, \text{ms}$ ) после трех изменений полярности начинает варьироваться в диапазоне  $\pm 10\%$  от начальной величины  $\tau$ . При таком изменении работа алгоритма становится более стабильной, зацикливания не наблюдается. С учетом этого дополнения был проведен подбор оптимальной начальной амплитуды импульсов U<sub>0</sub>. На рис. 2, b изображена зависимость количества итераций от начальной амплитуды U<sub>0</sub> для переключения мемристорной структуры из состояний 200 и 5000 Ω в 1000 Ω. Из рисунка видно, что для обоих направлений переключения существует некоторый диапазон начальных амплитуд, при которых наблюдается минимальное количество итераций, необходимых для перевода структуры М/НК/М в заданное резистивное состояние. Такие значения начальных амплитуд должны быть не слишком малыми, чтобы не увеличить количество итераций за счет малых изменений сопротивления  $|R_i - R_{i-1}|$  на начальном этапе работы алгоритма, и не слишком большими, чтобы избежать зацикливания. Количество

26



**Рис. 3.** Зависимость сопротивления  $R_i$  мемристора от номера итерации алгоритма *i*. Показаны процессы переключения из состояния с сопротивлением 5000  $\Omega$  в состояние с сопротивлением 1000  $\Omega$  (*a*) и из состояния 200  $\Omega$  в состояние 1000  $\Omega$  (*b*). Амплитуда начального импульса  $U_0 = 0.75$  V. Темными квадратами отмечены состояния  $R_i > R$ , при которых на *i*-й итерации подается положительный импульс, светлыми квадратами — состояния  $R_i < R$ , при которых на *i*-й итерации подается отрицательный импульс.

итераций алгоритма и соответственно время его работы минимальны при начальной амплитуде  $U_0 = 0.5 - 1$  V.

Для начальной амплитуды  $U_0 = 0.75$  V был продемонстрирован процесс работы предложенной нами версии алгоритма. На рис. 3 изображен процесс перехода структуры M/HK/M из одного резистивного состояния в другое с точностью 0.5%: из 5000 в 1000  $\Omega$  (*a*) и из 200 в 1000  $\Omega$  (*b*). В первом случае (рис. 3, *a*) алгоритм успешно завершает работу после двух изменений полярности импульсов напряжения. Однако во втором варианте (рис. 3, *b*) только изменения полярности и амплитуды импульсов уже недостаточно для успешного завершения работы алгоритма, при котором не возникает зацикливание, показанное на рис. 2, *a*. В этом случае влияние случайных изменений длительности импульсов напряжения оказывается существенным для перехода структуры M/HK/M в заданное состояние с  $R = 1000 \Omega$ .

Таким образом, в работе был реализован алгоритм перевода мемристорной структуры в заданное резистивное состояние с точностью не хуже 0.5% в условиях, когда такой переход затруднен, только путем изменения полярности и амплитуды импульсов напряжения, воздействующих на структуру. Алгоритм основан на подаче импульсов напряжения с плавно растущей амплитудой и случайным образом изменяющейся длительностью. Подобраны оптимальные параметры для работы алгоритма с минимальным количеством итераций.

Работа выполнена при финансовой поддержке Российского научного фонда (грант № 16-19-10233) на оборудовании Ресурсного центра электрофизических методов (НИЦ "Курчатовский институт").

## Список литературы

- Strukov D.B., Snider G.S., Stewart D.R., Williams R.S. // Nature. 2008. V. 453. P. 80–83.
- [2] Lee J.S., Lee S., Noh T.W. // Appl. Phys. Rev. 2015. V. 2. P. 031303.
- [3] Ielmini D. // Semicond. Sci. Technol. 2016. V. 31. P. 063002.
- [4] Emelyanov A.V., Lapkin D.A., Demin V.A., Erokhin V. V., Battistoni S., Baldi G., Dimonte A., Korovin A.N., Iannotta S., Kashkarov P.K., Kovalchuk M.V. // AIP Advances. 2016. V. 6. P. 111301.
- [5] Demin V.A., Emelyanov A.V., Lapkin D.A., Erokhin V.V., Kashkarov P.K., Kovalchuk M.V. // Cryst. Rep. 2016. V. 61. N 6. P. 992–1001.

- [6] Alibart F., Zamanidoost E., Strukov D.B. // Nature Commun. 2013. V. 4. P. 2072 (1–7).
- Jo K.-H., Jung C.-M., Min K.-S., Kang S.-M. // IEEE Trans. Nanotechnol. 2010.
  V. 9. N 6. P. 675–678.
- [8] Kim K.M., Lee S.R., Kim S., Chang M., Hwang C.S. // Adv. Funct. Mater. 2015.
  V. 25. N 10. P. 1527–1534.
- [9] Vourkas I., Gómez J., Abusleme Á., Vasileiadis N., Sirakoulis G.Ch., Rubio A. Exploring the voltage divider approach for accurate memristor state tuning // LASCAS-2017. Bariloche, 2017. P. 1–4.
- [10] Kim K.M., Yang J.J., Strachan J.P., Grafals E.M., Ge N., Melendez N.D., Li Z., Williams R.S. // Sci. Rep. 2016. V. 6. P. 20085.
- [11] Alibart F., Gao L., Hoskins B.D., Strukov D.B. // Nanotechnology. 2012. V. 23. P. 075201.
- [12] Калинин Ю.Е., Ремизов А.Н., Ситников А.В. // ФТТ. 2004. Т. 46. В. 11. С. 2076–2082.
- [13] Рыльков В.В., Николаев С.Н., Демин В.А., Емельянов А.В., Ситников А.В., Никируй К.Э., Леванов В.А., Пресняков М.Ю., Талденков А.Н., Васильев А.Л., Черноглазов К.Ю., Веденеев А.С., Калинин Ю.Е., Грановский А.Б., Тугушев В.В., Бугаев А.С. // ЖЭТФ 2018. Т. 153. В. 3. С. 424–441.
- [14] Udalov O.G., Chtchelkatchev N.M., Glatz A., Beloborodov I.S. // Phys. Rev. B. 2014. V. 89. P. 054203.
- [15] Shaposhnikov A.V., Perevalov T.V., Gritsenko V.A., Cheng C.H., Chin A. // Appl. Phys. Lett. 2012. V. 100. P. 243506.